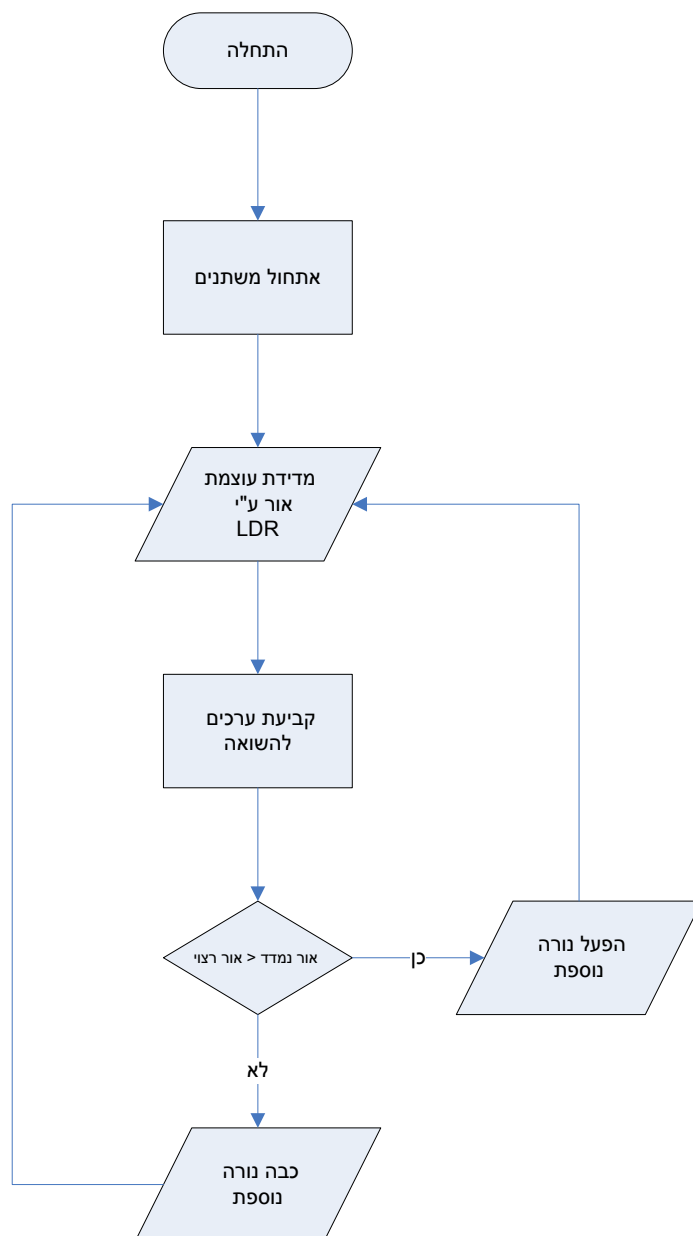


תרשים זרימה כללי של הפרויקט



תרשים יצירת אותות של היציאה המקבילית ושל ממיר A/D

