





שימוש בתוכנת (ALTERA) MAX+PLUS2 עבור VHDL

מטרות

1. כתיבה בשפת VHDL.
2. סימולציית זמנים של המעגלים הספרתיים.

שלבי העבודה עם התוכנה:

1. פותחים קובץ גרפי חדש
File → New → Text Editor file (אפשר ע"י סמן קיצור )
2. כותבים את התוכנית בשפת VHDL
3. שומרים את הקובץ ע"י שמירה בשם File.vhd בתוך ספרייה משנית של המשתמש.
הערה: שם הקובץ חייב להיות כמו שם ה- entity
4. כדי לעבוד עם הקובץ :
File → Project → Set Project To Current File
5. מקמפלים את הקובץ לבדיקת טעויות
Max+plus 2 → Compiler (אפשר ע"י סמן קיצור )
6. פותחים מסך סימולציית זמנים Wavform Editor
Max+plus2 → Waveform Editor (אפשר ע"י סמן קיצור )
בעזרת לחצן ימני בוחרים Enter Nodes From SNF
לוחצים LIST ובוחרים את הסיגנלים המתאימים.
בעזרת העכבר ניתן לקבוע רמות לוגיות 0 או 1.
הערה: להארכת זמן הסימולציה: File → End Time
7. שומרים את הקובץ File → Save As
ומבצעים סימולציית זמנים Max+Plus2 → Simulator (אפשר ע"י סמן קיצור )